

Fóra společnosti Microchip pro konstruktéry vestavných zařízení v únoru 2011

8.30 – 9.00	Příjezd a registrace
9.00 – 9.15	Zahájení a prezentace Farnell/element14 (Farnell)
9.15 – 10.15	Přednáška 1: Snímání dotykových obrazovek a grafická zobrazení
10.15 – 11.15	Přednáška 2: Seznámení s vývojovými nástroji MPLAB [®] IDE
11.15 – 11.45	Přestávka
11.45 – 12.45	Přednáška 3: Inteligentní energetické monitorování
12.45 – 13.45	Přednáška 4: Inteligentní energetická konverze
13.45 – 14.30	Oběd
14.30 – 14:45	Prezentace softwaru Cadsoft Eagle (Farnell)
14:45 – 15:45	Přednáška 5: Navrhování pro optimální využití energie
15.45 – 16.45	Přednáška 6: Řešení konektivity pro vestavná zařízení
16.45 – 17:00	Zakončení a odjezd